This Page is Inserted by IFW Indexing and Scanning Operations and is not part of the Official Record

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

D	efects in the images include but are not limited to the items checked:
	☐ BLACK BORDERS
	☐ IMAGE CUT OFF AT TOP, BOTTOM OR SIDES
/	FADED TEXT OR DRAWING
	☐ BLURRED OR ILLEGIBLE TEXT OR DRAWING
	☐ SKEWED/SLANTED IMAGES
	☐ COLOR OR BLACK AND WHITE PHOTOGRAPHS
	☐ GRAY SCALE DOCUMENTS
	☐ LINES OR MARKS ON ORIGINAL DOCUMENT
	☐ REFERENCE(S) OR EXHIBIT(S) SUBMITTED ARE POOR QUALITY
	Потиер.

IMAGES ARE BEST AVAILABLE COPY.

As rescanning these documents will not correct the image problems checked, please do not report these problems to the IFW Image Problem Mailbox.

(19)日本国特許庁(JP)

(12) 公開特許公報(A)

(11)特許出願公開番号 特開2000-278177 (P2000-278177A)

(43)公開日 平成12年10月6日(2000.10.6)

(51) Int.Cl.7

識別記号

FΙ

テーマコード(参考)

H04B 1/707

7/216

H 0 4 J 13/00

5K022 D

H04B 7/15

D 5K072

審査請求 未請求 請求項の数6 OL (全 7 頁)

(21)出願番号

特願平11-76682

(22)出願日

平成11年3月19日(1999.3.19)

(71)出願人 000001889

三洋電機株式会社

大阪府守口市京阪本通2丁目5番5号

(72)発明者 盛合 真介

大阪府守口市京阪本通2丁目5番5号 三

洋電機株式会社内

(74)代理人 100074022

弁理士 長屋 文雄 (外1名)

Fターム(参考) 5K022 EE02 EE32

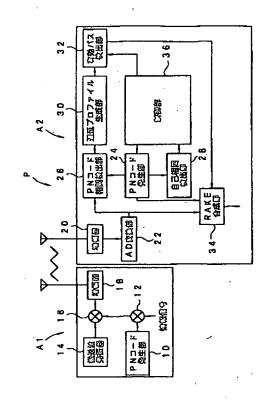
5K072 AA26 GG25 GG40

(54) 【発明の名称】 有効パス検出装置

(57)【要約】

【課題】 非M系列のPNコードを拡散符号及び逆拡散 符号として使用する場合でも、適切に有効パスを検出す ることができる有効パス検出装置を提供する。

自己相関検出部28は、PNコードの自 【解決手段】 己相関を検出して、所定のしきい値を越えるサブピーク の時間情報を制御部36を介して有効パス検出部32に 送る。有効パス検出部32は、その時間情報に対応する パスを有効パスからは除外して有効パスを検出する。な お、自己相関検出部28が、該時間情報と、自己相関に おけるメインピークに対する該サブピークの割合の情報 とを送信して、有効パス検出部32が、対応する遅延時 間の相関電力値についてダイレクトパスの相関電力値に 対する上記割合分減算して、遅延プロファイルを修正す るようにしてもよい。



1

【特許請求の範囲】

【請求項1】 拡散符号によりスペクトラム拡散された 信号である受信信号について有効パスを検出する有効パス な出装置であって.

逆拡散符号を出力する逆拡散符号発生部と、

該逆拡散符号発生部が出力する逆拡散符号の自己相関を 検出する自己相関検出部と、を有することを特徴とする 有効パス検出装置。

【請求項2】 上記有効パス検出装置が、さらに、 該受信信号に基づき遅延プロファイルを生成する遅延プロファイル生成部と、

該遅延プロファイル生成部により生成された遅延プロファイルと、上記自己相関検出部が検出した自己相関とに基づき、有効パスを検出する有効パス検出部と、を有することを特徴とする請求項1に記載の有効パス検出装置。

【請求項3】 上記自己相関検出部が、上記逆拡散符号の1周期におけるサブピークであって、所定のレベルを越えるサブピークの時間情報を出力し、上記有効パス検出部は、有効パスの検出に際して、該時間情報に対応するパスを有効パスから排除して、有効パスの検出を行うことを特徴とする請求項2に記載の有効パス検出装置。

【請求項4】 上記自己相関検出部が、所定のレベルを 越えるサブピークの時間情報と、該逆拡散符号の1周期 におけるメインピークに対する該サブピークの割合の情 報を出力し、上記有効パス検出部は、有効パスの検出に 際して、該時間情報に対応するレベルから、遅延プロフ ァイルにおけるダイレクトパスのレベルに上記割合を乗 算した値を減算することにより遅延プロファイルの修正 を行うことを特徴とする請求項2に記載の有効パス検出 30 装置。

【請求項 5 】 上記自己相関検出部が出力する時間情報が、自己相関特性におけるメインピークとサブピークとの時間間隔についての情報であることを特徴とする請求項3又は4に記載の有効パス検出回路。

【請求項6】 上記自己相関検出部が、1組のシフトレジスタと、各シフトレジスタに格納されたビットごとのデータをパラレルに乗算する複数の乗算器と、各乗算器の乗算結果を加算する加算器とを有することを特徴とする請求項1又は2又は3又は4又は5に記載の有効パス検出装置。

【発明の詳細な説明】

[0001]

【発明の属する技術分野】本発明は、直接スペクトラム 拡散による符号分割多元接続方式 (CDMA: Code

Division Multiple Acces s) におけるRAKE (レイク) 受信装置に関するものであり、特に、有効パスを検出するための装置に関するものである。

[0002]

2

【従来の技術】近時電話システムとして注目されている CDMA方式等においては、スペクトラム拡散通信シス テムが採用されている。このスペクトラム拡散通信シス テムにおいては、PNコード(疑似ランダム符号)を拡 散符号として用い、送信信号の搬送波をスペクトラム拡 散して送信し、拡散符号の符号系列のパターンや位相を 異ならせることにより多次元接続を可能としたものであ る。さらに、このスペクトラム拡散通信システムにおい ては、マルチパスによるフェージングの影響を軽減する 10 ために、ダイバシティRAKE合成方式を採用してい る。このダイバシティRAKE合成方式とは、受信信号 に基づき得られた遅延プロファイルから各遅延パスのタ イミング(遅延時間)を検出して、該タイミングに基づ いて受信信号の復調(逆拡散)処理を行い、こうして得 たデータに従い各空間パスの位相回転量を検出し、その 量により受信信号から各空間パスを経由してきた信号成 分を取り出して同相合成を行うものである。

【0003】例えば、図7に示すように、従来の送受信システムQは、送信機B1と、受信機B2とを有し、該送信機B1は、PNコード発生部110と、搬送波発振器114と、増幅器118とを有し、受信機B2は、増幅器120と、PNコード発生部124と、復調部128とを有している。

【0004】すなわち、情報信号は、まず、乗算器112でPNコード発生部110からのPNコードにより変調され、次に、乗算器116で搬送波発振器114からの搬送波により変調されて、増幅器118で増幅されて出力される。また、受信機B2においては、受信信号が増幅器120で増幅され、PNコード発生部124、PNコード捕捉同期部122により送信側のPNコードと同期したPNコードが乗算器126で乗算されて逆拡散が行われた後に、復調部128で通常のデータ復調が行われる。

【0005】つまり、上記スペクトラム拡散通信においては、送信側において、PNコードを用いて送信信号を拡散変調して拡散コードとし、この拡散コードを受信側に送信し、受信側では、同じPNコードを用いて受信信号を逆拡散して送信信号を得る。

【0006】ここで、拡散符号として使用されるPNコードの発生器としては、通常、M系列発生器が使用される。つまり、M系列のPNコードが使用される。このM系列の自己相関関数においては、M系列1周期に1つのピークが存在する。

[0007]

【発明が解決しようとする課題】しかし、実際に使用されるPNコードとしては、上記M系列以外(非M系列)のPNコードを使用する場合がある。特に、多元接続を行う場合には、相互相関のなるべく低いPNコードを選択する必要があり、M系列以外のPNコードが選択される可能性が出てくる。この非M系列のPNコードでは、

できる。

その自己相関特性において1周期に複数のピークを有することが知られている。

【0008】すると、受信信号の遅延プロファイルにおいては、図6(b)に示すように、出現するピークが遅延パスであるのか、自己相関結果であるのかが判別できず、結果として、自己相関結果を誤って有効パスと検出してしまうおそれがあった。

【0009】すなわち、例えば、M系列のPNコードの場合には、図5 (a)に示すように、その自己相関特性は1周期において1つのピークを示し、このM系列のP 10 Nコードを用いて受信信号との相関を検出し、遅延プロファイルを測定すると、図6 (a)に示すように、ダイレクトパスと遅延パスが検出される。一方、非M系列のPNコードの場合には、図5 (b)に示すように、その自己相関特性は1周期において複数のピーク示し、その追己相関特性は1周期において複数のピーク示し、ダイレクトパスと遅延パスのみならず、自己相関のサブピークも検出されてしまい、この自己相関のサブピークに基づくピークが所定の選択範囲に入った場合には、これを有効パスと誤って検出してしまうことに 20 なる。

【0010】そこで、本発明は、自己相関を有するPNコード、すなわち、非M系列のPNコードを用いた場合にも、適切に有効パスを検出することができる有効パス検出装置を提供することを目的とするものである。

[0011]

【課題を解決するための手段】本発明は上記問題点を解決するために創作されたものであって、第1には、拡散符号によりスペクトラム拡散された信号である受信信号について有効パスを検出する有効パス検出装置であって、逆拡散符号を出力する逆拡散符号発生部と、該逆拡散符号の自己相関を検出する自己相関検出部と、を有することを特徴とする。よのパスから除外して有効パスを検出するようにすることにより、非M系列のPNコードを拡散符号及び逆拡散符号に用いた場合にも、適切に有効パスの検出を行うことができる。

【0012】また、第2には、上記第1の構成において、上記有効パス検出装置が、さらに、該受信信号に基づき遅延プロファイルを生成する遅延プロファイル生成部と、該遅延プロファイル生成部により生成された遅延プロファイルと、上記自己相関検出部が検出した自己相関とに基づき、有効パスを検出する有効パス検出部と、を有することを特徴とする。

【0013】この第2の構成の有効パス検出装置においては、まず、上記遅延プロファイル生成部が、受信信号に基づき遅延プロファイルを生成する。一方、上記逆拡散符号発生部は、逆拡散符号を出力し、上記自己相関検出部は、該逆拡散符号発生部が出力する逆拡散符号の自

己相関を検出する。そして、有効パス検出部は、該遅延プロファイル生成部により生成された遅延プロファイルと、該自己相関検出部が検出した自己相関とに基づき、有効パスを検出する。よって、検出された自己相関に基づき自己相関におけるサブピークに対応するパスを有効パスから除外して有効パスを検出するようにすることにより、非M系列のPNコードを拡散符号及び逆拡散符号に用いた場合にも、適切に有効パスの検出を行うことが

【0014】また、第3には、上記第2の構成において、上記自己相関検出部が、上記逆拡散符号の1周期におけるサブピークであって、所定のレベルを越えるサブピークの時間情報を出力し、上記有効パス検出部は、有効パスの検出に際して、該時間情報に対応するパスを有効パスの検出を行うことを特徴とする。これにより、非M系列のPNコードを用いた場合でも、自己相関に基づくピークを誤って有効パスとして検出することがなく、適切に有効パスの検出を行うことができる。

【0015】また、第4には、上記第2の構成におい て、上記自己相関検出部が、所定のレベルを越えるサブ ピークの時間情報と、該逆拡散符号の1周期におけるメ インピークに対する該サブピークの割合の情報を出力 し、上記有効パス検出部は、有効パスの検出に際して、 該時間情報に対応するレベルから、遅延プロファイルに おけるダイレクトパスのレベルに上記割合を乗算した値 を減算することにより遅延プロファイルの修正を行うこ とを特徴とする。この場合には、自己相関検出部が、上 記時間情報とともに、該逆拡散符号の1周期におけるメ インピークに対する該サブピークの割合の情報を出力 し、さらに、上記有効パス検出部が、有効パスの検出に 際して、該時間情報に対応する相関値から、遅延プロフ アイルにおけるダイレクトパスのレベルに上記割合を乗 算した値を減算することにより遅延プロファイルの修正 を行うので、自己相関におけるサブピークの影響を排除 した遅延プロファイルを得ることにより適切な有効パス の検出を行うことができる。

【0016】また、第5には、上記第3又は第4の構成において、上記自己相関検出部が出力する時間情報が、自己相関特性におけるメインピークとサブピークとの時間間隔についての情報であることを特徴とする。

【0017】また、第6には、上記第1から第5までのいずれかの構成において、上記自己相関検出部が、1組のシフトレジスタと、各シフトレジスタに格納されたビットごとのデータをパラレルに乗算する複数の乗算器と、各乗算器の乗算結果を加算する加算器とを有することを特徴とする。

[0018]

【発明の実施の形態】本発明の実施の形態としての実施 例を図面を利用して説明する。本発明に基づく送受信シ

6

ステムPは、図1に示されるように、送信機A1と、受信機A2とを有している。ここで、送信機A1は、PNコード発生部10ど、乗算器12と、搬送波発振器14と、乗算器16と、増幅器18とを有している。

【0019】一方、受信機A2は、増幅器20と、AD変換部22と、PNコード発生部24と、PNコード相関検出部26と、自己相関検出部28と、遅延プロファイル生成部30と、有効パス検出部32と、RAKE合成部34と、制御部36とを有している。この受信機A2におけるPNコード発生部24、自己相関検出部28、遅延プロファイル生成部30、有効パス検出部32等は上記有効パス検出装置として機能する。

【0020】ここで、上記増幅器20は、アンテナを介して受信した受信信号の増幅を行い、AD変換部22は、A/D変換の処理を行う。また、上記逆拡散符号発生部としてのPNコード発生部24は、PNコード(逆拡散符号)を発生するPNコード発生器であり、例えば、図3、図4に示す例が挙げられる。この図3、図4に示す例は、非M系列のPNコードを発生するPNコード発生器である。また、PNコード相関検出部26は、受信信号とPNコードとの相関を検出するものである。このPNコード相関検出部26は、例えば、マッチドフィルタにより構成される。

【0021】また、上記自己相関検出部28は、PNコード発生部24から出力されたPNコードの自己相関を検出するものであり、具体的には、図2に示すように、PNコードの各ビットデータを順次遅延させるためのシフトレジスタ50、52と、シフトレジスタ50、52内のビットデータをパラレルに乗算する複数の乗算器54と、該乗算器54で乗算された値を加算する加算するのである。であるシフトレジスタ50、52には、ともにPNコードが入力されて自己相関を失いなっている。なお、上記シフトレジスタ50、52は、1周期分のPNコードを格納できるようになっている。

【0022】また、上記遅延プロファイル生成部30は、PNコード相関検出部26において生成された相関値に基づき遅延プロファイルを生成する。遅延プロファイルは、横軸に遅延時間、縦軸に相関電力値を取り、この遅延プロファイルに表れるピークが各パスを介して到達した信号を表している。

【0023】また、上記有効パス検出部32は、遅延プロファイルにおいて有効パスの検出を行う。つまり、所定のしきい値を越えているピーク値を検出するとともに、該ピーク値の遅延時間を有効パスのタイミング情報として検出する。なお、上記自己相関検出部28において、自己相関が検出されると、そのサブピークについての時間情報が該制御部36を介して有効パス検出部32に送られるので、該有効パス検出部32は、その時間情

報に応じたピークを有効パスとはみなさない処理を行 う。詳しくは後述する。

【0024】また、上記RAKE合成部34は、上記有効パス検出部32により検出された有効パスについてのタイミング情報が有効パス検出部32から送られると、このタイミング情報に応じたタイミングで受信信号に対して逆拡散処理を行ってそのパス対応の復調信号を出力する。また、上記制御部36は、受信機A2における各部の動作を制御するものである。

10 【0025】上記構成の送受信システムPの動作について説明する。まず、送信機A1の動作について説明する。情報信号は、まず、乗算器12でPNコード発生部10からのPNコードにより変調され、次に、乗算器16で搬送波発振器14からの搬送波により変調されて、増幅器18で増幅されてアンテナを介して出力される。【0026】一方、受信機A2においては、増幅器20において受信信号が増幅され、AD変換部22でA/D変換が行われる。そして、PNコード相関検出部26は、AD変換部22からの受信信号と、PNコード発生20部24からのPNコードとの相関を検出する。また、遅延プロファイル生成部30は、PNコード相関検出部26において生成された相関値に従い遅延プロファイルを生成する。

【0027】また、有効パス検出部32は、遅延プロフ ァイルで生成された遅延プロファイルにおいて所定のし きい値以上の相関電力を有するピークを検出して有効パ スを検出する。ここで、自己相関検出部28は、PNコ ード発生部24により発生するPNコードの自己相関を 検出する。すなわち、図2に示すシフトレジスタ50に PNコードをセットするとともに、シフトレジスタ52 にもPNコードをセットして、乗算器54で乗算した値 を加算器56で加算し、その後、例えば、シフトレジス タ52内のデータを1ビットずつスライドさせていきな がら、該加算処理を繰り返して自己相関を得る。この場 合シフトレジスタ52内のPNコードは巡回するように 構成される。つまり、シフトレジスタ52の右端のデー タは次にはシフトレジスタ52の左端にくる。ここで、 M系列のPNコードの場合には、図5 (a) に示すよう に、PNコード1周期において1つのピークのみが表 れ、一方、非M系列のPNコードの場合には、図5

(b)に示すように、PNコード1周期において複数のピークが表れる。つまり、メインピークMPのみならず、サブピークSP1、SP2も表れる。このメインピークMP及びサブピークSP1、SP2はともにあるしきい値を越えるレベルのものである。すると、該自己相関検出部28は、このサブピークについての時間情報を制御部36を介して有効パス検出部32に送る。つまり、上記しきい値を越えるサブピークについての上記時間情報を有効パス検出部32に送る。この時間情報としては、例えば、メインピークからの時間差の情報とす

7

る。図5 (b) の場合には、時間 t 1, 時間 t 2の情報 が送られる。

【0028】この時間情報を受けた有効パス検出部32においては、その時間情報に対応する遅延時間のパスを有効パスからは除外して有効パスの検出を行う。例えば、図6(b)の例で、例えば、3つの有効パスを検出するものとした場合に、ダイレクトパスを示すメインピークから時間 t 1 後の遅延時間 T 1 のパスを有効パスとはみなさずに有効パスの検出を行う。同様に、メインピークから時間 t 2 後の遅延時間 T 2 のパスも有効パスとはみなさない。

【0029】そして、有効パス検出部32は、この有効パスについての遅延時間の情報、すなわち、タイミング情報をRAKE合成部34に送り、該RAKE合成部34は、該タイミング情報に応じたタイミングで受信信号に対して逆拡散を行って該有効パス対応の復調信号を出力する。

【0030】以上のように、本発明では、非M系列のPNコードを使用した場合でも、自己相関結果に基づくピ 20一クを誤って有効パスとして検出することがない。つまり、従来においては、図6(b)に示すような遅延プロファイルが得られた場合には、自己相関結果に基づくピークであるにも拘わらず、遅延時間T1のパスを有効パスとして検出してしまうが、本発明では、適切に有効パスを検出することができる。

【0031】なお、上記の説明では、自己相関検出部28は、上記時間情報を出力するものとして説明したが、これには限られず、以下のようにしてもよい。

【0032】つまり、自己相関検出部28は、上記時間 30 情報とともに、レベル関連情報を有効パス検出部32に送る。ここで、該時間情報とは、上記と同様に、サブピーク、すなわち、所定のしきい値を越えるピークのうちメインピーク以外のものについてのメインピークとの時間差の情報である。また、該レベル関連情報とは、該サブピークのレベルのメインピークのレベルとの割合の情報である。例えば、図5(b)の例で、サブピークSP1については、上記時間情報は、時間t1の情報となり、上記レベル関連情報とは、該サブピークSP1のレベル(相関電力値)のメインピークMPのレベル(相関 40 電力値)に対する割合の情報となる。つまり、図5

(b) の例では、β / αとなる。すると、有効パス検出部32は、遅延プロファイル生成部30から送られた遅延プロファイルにおいて、その時間情報が示す位置のレベル(相関電力値)から、メインピークに該割合を乗算した値を減算して、遅延プロファイルを修正する。例えば、図6(b)の例では、図6(b)におけるメインピークMPの値をGとした場合に、遅延時間T1のレベル

をG×β/α分減算する。つまり、自己相関結果を排除した形に遅延プロファイルを修正する。その上で、有効パスの検出を行うのである。有効パスの検出の方法は、従来と同様に、所定のしきい値を越えるピークの中から所定数のピークを有効パスとして選択する。この場合にも、上記と同様に、非M系列のPNコードを使用した場合でも、自己相関結果に基づくピークを誤って有効パスとして検出することがない。

8

【0033】なお、上記時間情報とレベル関連情報とを 10 制御部36を介して遅延プロファイル30に送り、該遅延プロファイル30がそれらの情報に基づいて遅延プロファイルを修正し、有効パス検出部32は従来通り有効パスを検出するようにしてもよい。

[0034]

【発明の効果】本発明における有効パス検出装置によれば、非M系列のPNコードを拡散符号及び逆拡散符号に用いた場合にも、自己相関におけるサブピークに基づくピークのパスを誤って有効パスとして検出することがなく、適切に有効パスの検出を行うことができる。

【図面の簡単な説明】

【図1】本発明の実施例に基づく送受信システムの構成を示すブロック図である。

【図2】自己相関検出部の構成を示すブロック図である。

【図3】PNコード発生器の一例を示す回路図である。

【図4】 P N コード発生器の他の一例を示す回路図である

【図5】自己相関特性を示す説明図であり、(a)はM 系列のPNコードの場合を示し、(b)は非M系列のP Nコードの場合を示す説明図である。

【図6】遅延プロファイルの例を示す説明図であり、

(a) は図5(a) の自己相関特性の場合の遅延プロファイルを示し、(b) は図5(b) の自己相関特性の場合の遅延プロファイルを示す説明図である。

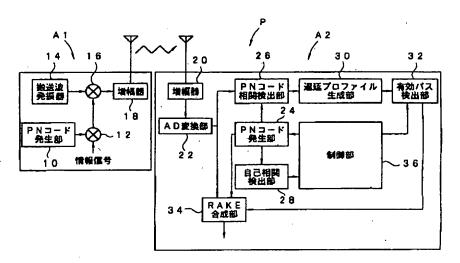
【図7】スペクトラム拡散通信における送受信システム の従来例を示すブロック図である。

【符号の説明】

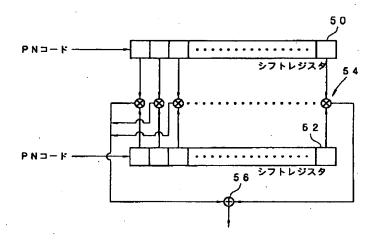
P 送受信システム

- A 1 送信機
- 7 A 2 受信機
 - 20 增幅器
 - 22 AD変換部
 - 24 PNコード発生部
 - 26 PNコード相関検出部
 - 28 自己相関検出部
 - 30 遅延プロファイル生成部
 - 32 有効パス検出部
 - 34 RAKE合成部

【図1】

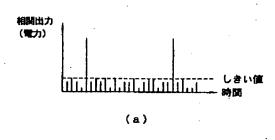


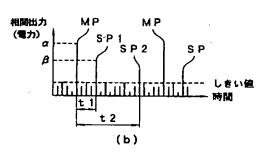
【図2】

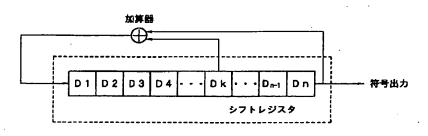


[図3]

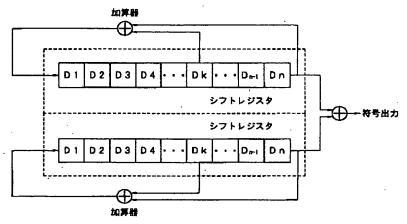


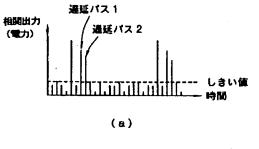






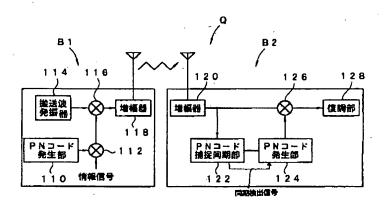
[図4]





【図6】

【図7】



選延パス1 選延パス2 相関出力 MP T 1 自己相関 T 2 しきい値 t 2 (b)